

D12	D13
D11~	3V3
D10~	Aref
D9~	A0
D8	A1
D7	A2
D6~	A3
D5~	A4
D4	A5
D3~	A6
D2	A7
GND	5V
RST	RST
RX/D0	GND
TX/D1	V _{in}